

Министерство науки и высшего образования РФ
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Национальный исследовательский университет «МЭИ»

Направление подготовки/специальность: 12.03.01 Приборостроение

Наименование образовательной программы: Приборы и методы контроля качества и диагностики

Уровень образования: высшее образование - бакалавриат

Форма обучения: Очная

Рабочая программа дисциплины
МИКРОПРОЦЕССОРЫ И ЭВМ В НЕРАЗРУШАЮЩЕМ КОНТРОЛЕ


Блок:	Блок 1 «Дисциплины (модули)»
Часть образовательной программы:	Часть, формируемая участниками образовательных отношений
№ дисциплины по учебному плану:	Б1.Ч.01
Трудоемкость в зачетных единицах:	6 семестр - 3; 7 семестр - 4; всего - 7
Часов (всего) по учебному плану:	252 часа
Лекции	6 семестр - 14 часов; 7 семестр - 16 часов; всего - 30 часов
Практические занятия	6 семестр - 14 часов;
Лабораторные работы	6 семестр - 28 часа; 7 семестр - 32 часа; всего - 60 часов
Консультации	7 семестр - 2 часа;
Самостоятельная работа	6 семестр - 51,7 часа; 7 семестр - 93,5 часа; всего - 145,2 часа
в том числе на КП/КР	не предусмотрено учебным планом
Иная контактная работа	проводится в рамках часов аудиторных занятий
включая: Тестирование Лабораторная работа	
Промежуточная аттестация:	
Зачет с оценкой	6 семестр - 0,3 часа;
Экзамен	7 семестр - 0,5 часа; всего - 0,8 часа

Москва 2020

ПРОГРАММУ СОСТАВИЛ:

Преподаватель

(должность)

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Поляхов М.Ю.
	Идентификатор	Rc6ffb528-PoliakhovMY-309b8b47

(подпись)

М.Ю. Поляхов

(расшифровка
подписи)

СОГЛАСОВАНО:

**Руководитель
образовательной программы**

(должность, ученая степень, ученое звание)

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Барат В.А.
	Идентификатор	Rb173df8d-BaratVA-106e228a

(подпись)

В.А. Барат

(расшифровка
подписи)

**Заведующий выпускающей
кафедры**

(должность, ученая степень, ученое звание)

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Желбаков И.Н.
	Идентификатор	R839a3a63-ZhelbakovIGN-f73624c

(подпись)

И.Н. Желбаков

(расшифровка
подписи)

1. ЦЕЛИ И ЗАДАЧИ ОСВОЕНИЯ ДИСЦИПЛИНЫ

Цель освоения дисциплины: Углубленное изучение современной элементной базы схем и узлов электронных измерительных устройств и приобретение практических навыков создания подобных устройств

Задачи дисциплины

- изучение основ построения электронных схем, основанных на микропроцессорной технике и системах программируемой логики;
- приобретение навыков работы с профессиональным программным обеспечением, предназначенном для создания микропроцессорных систем и систем с программируемой логикой;
- изучение различных способов отладки микропроцессорных систем и систем с программируемой логикой;
- формирование навыков самостоятельного монтажа электронных схем, их проверки и настройки;
- получение навыков работы с аппаратурой, используемой при наладке и испытаниях узлов электронных устройств.

Формируемые у обучающегося **компетенции** и запланированные **результаты обучения** по дисциплине, соотнесенные с **индикаторами достижения компетенций**:

Код и наименование компетенции	Код и наименование индикатора достижения компетенции	Запланированные результаты обучения
ПК-2 Способен осуществлять разработку и проектирование электронных схем приборов неразрушающего контроля	ИД-2ПК-2 Проводит тестирование, наладку и опытную проверку электронных устройств	уметь: - разрабатывать программы и их блоки для элементов программируемой логики, проводить их отладку в условиях практического макетирования; - создавать программы и их блоки для микроконтроллеров, проводить их отладку и настройку для решения отдельных задач приборостроения; - выполнять разработку, макетирование, наладку и опытную проверку образцов систем измерения и автоматики в лабораторных условиях.
ПК-2 Способен осуществлять разработку и проектирование электронных схем приборов неразрушающего контроля	ИД-3ПК-2 Демонстрирует понимание принципов аппаратно-программного взаимодействия составляющих частей электронных устройств контрольно-измерительного оборудования, комплексов и систем	знать: - принципы создания измерительных систем на основе микроконтроллеров; - основные интерфейсы, используемые при общении микропроцессорных систем, алгоритмы их работы и способы управления; - общую структуру микроконтроллеров и периферийных модулей, особенности их построения и использования.

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ ВО

Дисциплина относится к основной профессиональной образовательной программе Приборы и методы контроля качества и диагностики (далее – ОПОП), направления подготовки 12.03.01 Приборостроение, уровень образования: высшее образование - бакалавриат.

Требования к входным знаниям и умениям:

- знать принципы работы и основные свойства элементов импульсной техники
- знать первичные навыки монтажа электронных схем и их проверки
- знать принципы моделирования и проведения экспериментальных исследований электронных устройств
- уметь производить синтез и исследование параметров цифровых схем
- уметь производить расчет практических схем и узлов измерительных приборов с учетом реальных параметров элементов
- уметь пользоваться современными средствами измерения и контроля, обосновывать выбор таких средств для решения конкретных задач, обрабатывать и представлять экспериментальные данные

Результаты обучения, полученные при освоении дисциплины, необходимы при выполнении выпускной квалификационной работы.

3. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

3.1 Структура дисциплины

Общая трудоемкость дисциплины составляет 7 зачетных единиц, 252 часа.

№ п/п	Разделы/темы дисциплины/формы промежуточной аттестации	Всего часов на раздел	Семестр	Распределение трудоемкости раздела (в часах) по видам учебной работы										Содержание самостоятельной работы/ методические указания	
				Контактная работа							СР				
				Лек	Лаб	Пр	Консультация		ИКР		ПА	Работа в семестре	Подготовка к аттестации /контроль		
КПР	ГК	ИККП	ТК												
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	
1	Структура микроконтроллеров Периферийные модули микроконтроллеров	22	6	6	-	6	-	-	-	-	-	10	-	<p><u>Подготовка к текущему контролю:</u> Изучение материалов по теме "Организационная структура микроконтроллеров и периферийные модули"</p> <p><u>Изучение материалов литературных источников:</u> [3], стр. 248-254, 255-323</p>	
1.1	Структура микроконтроллеров Периферийные модули микроконтроллеров	22		6	-	6	-	-	-	-	-	10	-		
2	Прием и передача информации в микропроцессорных системах	18		4	-	4	-	-	-	-	-	10	-		<p><u>Подготовка к лабораторной работе:</u> Изучить работу программной оболочки для реализации проектов. После получения индивидуального задания, обучающемуся необходимо создать версию проекта, реализующего задание, для его последующей проверки и отладки в рамках лабораторного занятия</p> <p><u>Подготовка к текущему контролю:</u> Повторение материала по разделу "Прием и передача информации в микропроцессорных системах"</p> <p><u>Изучение материалов литературных источников:</u> [4], стр.15-41</p>
2.1	Прием и передача информации в микропроцессорных системах	18		4	-	4	-	-	-	-	-	10	-		
3	Система команд 8-и разрядных RISC микроконтроллеров	40.7		2	18	4	-	-	-	-	-	16.7	-	<p><u>Подготовка к лабораторной работе:</u> После получения индивидуального задания, обучающемуся необходимо создать версию</p>	

	логических интегральных схем. Структура FPGA												лабораторного занятия <u>Изучение материалов литературных источников:</u> [4], стр.85-112
6	Особенности отдельных семейств ПЛИС	64.5	6	18	-	-	0.5	-	-	-	40	-	<u>Подготовка к лабораторной работе:</u> После получения индивидуального задания, обучающемуся необходимо создать версию проекта, реализующего задание, для его последующей проверки и отладки в рамках лабораторного занятия <u>Изучение материалов литературных источников:</u> [1], стр. 20-24
6.1	Особенности отдельных семейств ПЛИС	64.5	6	18	-	-	0.5	-	-	-	40	-	
	Экзамен	35.0	-	-	-	-	1	-	-	0.5	-	33.5	
	Всего за семестр	144.0	16	32	-	-	2.0	-	-	0.5	60	33.5	
	Итого за семестр	144.0	16	32	-	-	2.0	-	-	0.5	60	33.5	
	ИТОГО	252.0	-	30	60	14	2.0	-	-	0.8	145.2		

Примечание: Лек – лекции; Лаб – лабораторные работы; Пр – практические занятия; КПр – аудиторные консультации по курсовым проектам/работам; ИККП – индивидуальные консультации по курсовым проектам/работам; ГК- групповые консультации по разделам дисциплины; СР – самостоятельная работа студента; ИКР – иная контактная работа; ТК – текущий контроль; ПА – промежуточная аттестация

3.2 Краткое содержание разделов

1. Структура микроконтроллеров Периферийные модули микроконтроллеров

1.1. Структура микроконтроллеров Периферийные модули микроконтроллеров

Технические параметры, особенности построения, основные области применения микроконтроллеров. Обзор современных микроконтроллеров от разных производителей. Структурная схема микроконтроллера. Организация памяти микроконтроллера. Система адресации. Регистры общего назначения, регистры пространства ввода-вывода, SRAM. Режимы энергосбережения. Периферийные модули. Таймеры-счетчики, сторожевые таймеры, аналоговые компараторы, АЦП, векторы прерываний. Назначение, принципы построения, управление, режимы работы. Структура портов микроконтроллеров. Функциональное назначение, принципы построения и программирования. Процедуры приема и передачи данных. Многофункциональность выводов портов в современных микроконтроллерах. Организация и назначение энергонезависимой памяти микроконтроллеров. FLASH память программ и EEPROM память данных. Операции чтения и записи памяти..

2. Прием и передача информации в микропроцессорных системах

2.1. Прием и передача информации в микропроцессорных системах

Прием и передача информации в системах, построенных на основе микроконтроллеров. Интерфейсы SPI, UART\USART, TWI. Организация обмена данными по этим интерфейсам..

3. Система команд 8-и разрядных RISC микроконтроллеров AVR

3.1. Система команд 8-и разрядных RISC микроконтроллеров AVR

Система команд 8-и разрядных RISC микроконтроллеров AVR. Программные оболочки систем написания и отладки пользовательских программ.

4. Создание измерительных устройств и систем индикации на основе МК

4.1. Создание измерительных устройств и систем индикации на основе МК

Типы существующих датчиков и систем индикации. Алгоритмы организации протокола общения с ЦАП и АЦП. Создание электрических схем измерительных модулей. Основы практического макетирования электронных схем.

5. Применение программируемых логических интегральных схем. Структура FPGA

5.1. Применение программируемых логических интегральных схем. Структура FPGA

Достоинства и недостатки применения ПЛИС по сравнению с жесткой логикой. Классификация ПЛИС. Основные производители ПЛИС, особенности и возможности разных семейств. Микросхемы CPLD. Внутренняя структура, назначение и функциональные возможности составных частей ПЛИС. Особенности отдельных семейств. Семейство COOLRUNNER-II. Архитектура, особые приемы и технологии, реализованные в семействе. Электрические параметры. Микросхемы FPGA. Внутренняя структура, назначение и функциональные возможности составных частей ПЛИС. Плюсы, минусы и особенности структур CPLD и FPGA.

6. Особенности отдельных семейств ПЛИС

6.1. Особенности отдельных семейств ПЛИС

Особенности отдельных семейств. Семейство SPARTAN-3. Архитектура, составные функциональные узлы, их строение и возможности, особые приемы и технологии, реализованные в семействе. Способы конфигурирования.

3.3. Темы практических занятий

1. Система команд микроконтроллеров;
2. Интерфейсы;
3. Периферийные модули;
4. Организационная структура микроконтроллеров.

3.4. Темы лабораторных работ

1. Создание систем управления и индикации на основе ПЛИС;
2. Исследование возможностей работы с ПЛИС;
3. Создание измерительных устройств и систем индикации;
4. Система прерываний и интерфейсы микроконтроллеров;
5. Работа с памятью микроконтроллеров;
6. Основные периферийные модули микроконтроллеров.

3.5 Консультации

Групповые консультации по разделам дисциплины (ГК)

1. Обсуждение материалов по кейсам раздела "Прием и передача информации в микропроцессорных системах"
2. Обсуждение материалов по кейсам раздела "Создание измерительных устройств и систем индикации на основе МК"

Текущий контроль (ТК)

1. Консультации направлены на получение задания для выполнения контрольных мероприятий по разделу "Структура микроконтроллеров Периферийные модули микроконтроллеров"
2. Консультации направлены на получение индивидуального задания для выполнения контрольных мероприятий по разделу "Прием и передача информации в микропроцессорных системах"
3. Консультации направлены на получение индивидуального задания для выполнения контрольных мероприятий по разделу "Система команд 8-и разрядных RISC микроконтроллеров AVR"
4. Консультации направлены на получение индивидуального задания для выполнения контрольных мероприятий по разделу "Создание измерительных устройств и систем индикации на основе МК"
5. Консультации направлены на получение индивидуального задания для выполнения контрольных мероприятий по разделу "Применение программируемых логических интегральных схем. Структура FPGA"
6. Консультации направлены на получение индивидуального задания для выполнения контрольных мероприятий по разделу "Особенности отдельных семейств ПЛИС"

3.6 Тематика курсовых проектов/курсовых работ

Курсовой проект/ работа не предусмотрены

3.7. Соответствие разделов дисциплины и формируемых в них компетенций

Запланированные результаты обучения по дисциплине (в соответствии с разделом 1)	Коды индикаторов	Номер раздела дисциплины (в соответствии с п.3.1)						Оценочное средство (тип и наименование)
		1	2	3	4	5	6	
Знать:								
общую структуру микроконтроллеров и периферийных модулей, особенности их построения и использования	ИД-3ПК-2	+						Тестирование/тест по теме "Интерфейсы микроконтроллеров" Тестирование/тест по теме "Организационная структура микроконтроллеров и периферийные модули"
основные интерфейсы, используемые при общении микропроцессорных систем, алгоритмы их работы и способы управления	ИД-3ПК-2		+					Лабораторная работа/защита лабораторной работы №1
принципы создания измерительных систем на основе микроконтроллеров	ИД-3ПК-2						+	Тестирование/Тест по теме "классификация и внутренняя структура ПЛИС"
Уметь:								
выполнять разработку, макетирование, наладку и опытную проверку образцов систем измерения и автоматики в лабораторных условиях	ИД-2ПК-2			+				Лабораторная работа/защита лабораторной работы №2
создавать программы и их блоки для микроконтроллеров, проводить их отладку и настройку для решения отдельных задач приборостроения	ИД-2ПК-2				+			Лабораторная работа/защита лабораторной работы №3
разрабатывать программы и их блоки для элементов программируемой логики, проводить их отладку в условиях практического макетирования	ИД-2ПК-2					+		Лабораторная работа/защита лабораторной работы №2.1 Лабораторная работа/защита лабораторной работы №2.2 Лабораторная работа/защита

								лабораторной работы №2.3
--	--	--	--	--	--	--	--	--------------------------

4. КОМПЕТЕНТНОСТНО-ОРИЕНТИРОВАННЫЕ ОЦЕНОЧНЫЕ СРЕДСТВА ДЛЯ КОНТРОЛЯ ОСВОЕНИЯ РЕЗУЛЬТАТОВ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ (ТЕКУЩИЙ КОНТРОЛЬ УСПЕВАЕМОСТИ, ПРОМЕЖУТОЧНАЯ АТТЕСТАЦИЯ ПО ДИСЦИПЛИНЕ)

4.1. Текущий контроль успеваемости

6 семестр

Форма реализации: Письменная работа

1. тест по теме "Интерфейсы микроконтроллеров" (Тестирование)
2. тест по теме "Организационная структура микроконтроллеров и периферийные модули" (Тестирование)

Форма реализации: Проверка задания

1. защита лабораторной работы №1 (Лабораторная работа)
2. защита лабораторной работы №2 (Лабораторная работа)
3. защита лабораторной работы №3 (Лабораторная работа)

7 семестр

Форма реализации: Письменная работа

1. Тест по теме "классификация и внутренняя структура ПЛИС" (Тестирование)

Форма реализации: Проверка задания

1. защита лабораторной работы №2.1 (Лабораторная работа)
2. защита лабораторной работы №2.2 (Лабораторная работа)
3. защита лабораторной работы №2.3 (Лабораторная работа)

Балльно-рейтинговая структура дисциплины является приложением А.

4.2 Промежуточная аттестация по дисциплине

Зачет с оценкой (Семестр №6)

В соответствии с текущими правилами БАРС

Экзамен (Семестр №7)

В соответствии с текущими правилами БАРС

В диплом выставляется оценка за 7 семестр.

Примечание: Оценочные материалы по дисциплине приведены в фонде оценочных материалов ОПОП.

5. УЧЕБНО-МЕТОДИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

5.1 Печатные и электронные издания:

1. Предко, М. Руководство по микроконтроллерам: В 2 т. Т.1 : пер. с англ. / М. Предко . – М. : Постмаркет, 2001 . – 416 с. – (Б-ка современной электроники) . - ISBN 5-901095-07-3 .;
2. Хартов, В. Я. Микроконтроллеры AVR. Практикум для начинающих : учебное пособие для вузов по направлению 230100 "Информатика и вычислительная техника" / В. Я. Хартов . – 2-е изд., испр. и доп. – М. : Изд-во МГТУ им. Н.Э. Баумана, 2012 . – 280 с. - ISBN 978-5-7038-3565-4 .;
3. Пухальский, Г. И. Проектирование цифровых устройств : учебное пособие для вузов по направлению 210400 "Радиотехника" / Г. И. Пухальский, Т. Я. Новосельцева . – СПб. : Лань-

Пресс, 2012 . – 896 с. + CD-R . – (Учебники для вузов. Специальная литература) . - ISBN 978-5-8114-1265-5 .;

4. А. О. Пьявченко- "Архитектура, основы программирования и применения AVR-микроконтроллеров и ARM-микросистем" 2, Издательство: "Южный федеральный университет", Ростов-на-Дону, Таганрог, 2020 - (246 с.)
<https://biblioclub.ru/index.php?page=book&id=683916>.

5.2 Лицензионное и свободно распространяемое программное обеспечение:

1. Office / Российский пакет офисных программ;
2. Windows / Операционная система семейства Linux;
3. Acrobat Reader;
4. AVR Studio.

5.3 Интернет-ресурсы, включая профессиональные базы данных и информационно-справочные системы:

1. ЭБС Лань - <https://e.lanbook.com/>
2. ЭБС "Университетская библиотека онлайн" - http://biblioclub.ru/index.php?page=main_ub_red
3. Научная электронная библиотека - <https://elibrary.ru/>
4. База данных Web of Science - <http://webofscience.com/>
5. База данных Scopus - <http://www.scopus.com>
6. Национальная электронная библиотека - <https://rusneb.ru/>
7. Электронная библиотека МЭИ (ЭБ МЭИ) - <http://elib.mpei.ru/login.php>
8. Портал открытых данных Российской Федерации - <https://data.gov.ru>
9. Электронная открытая база данных "Polpred.com Обзор СМИ" - <https://www.polpred.com>
10. Национальный портал онлайн обучения «Открытое образование» - <https://openedu.ru>
11. Официальный сайт Федерального агентства по техническому регулированию и метрологии - <http://protect.gost.ru/>
12. Открытая университетская информационная система «РОССИЯ» - <https://uisrussia.msu.ru>

6. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

Тип помещения	Номер аудитории, наименование	Оснащение
Учебные аудитории для проведения лекционных занятий и текущего контроля	Ж-120, Машинный зал ИВЦ	сервер, кондиционер
	В-304, Учебная лаборатория микропроцессорной техники	рабочее место сотрудника, стеллаж для хранения книг, стол, стол компьютерный, стул, компьютерная сеть с выходом в Интернет, доска маркерная, сервер, техническая аппаратура, компьютер персональный, стенд учебный
Учебные аудитории для проведения лабораторных занятий	Ж-120, Машинный зал ИВЦ	сервер, кондиционер
	В-304, Учебная лаборатория микропроцессорной техники	рабочее место сотрудника, стеллаж для хранения книг, стол, стол компьютерный, стул, компьютерная сеть с выходом в Интернет, доска маркерная, сервер, техническая

		аппаратура, компьютер персональный, стенд учебный
Учебные аудитории для проведения промежуточной аттестации	Ж-120, Машинный зал ИВЦ	сервер, кондиционер
	В-304, Учебная лаборатория микропроцессорной техники	рабочее место сотрудника, стеллаж для хранения книг, стол, стол компьютерный, стул, компьютерная сеть с выходом в Интернет, доска маркерная, сервер, техническая аппаратура, компьютер персональный, стенд учебный
	В-310, Учебная лаборатория	рабочее место сотрудника, стеллаж для хранения книг, стол, стол компьютерный, стул, шкаф, тумба, компьютерная сеть с выходом в Интернет, компьютер персональный
Помещения для самостоятельной работы	НТБ-303, Компьютерный читальный зал	стол компьютерный, стул, стол письменный, вешалка для одежды, компьютерная сеть с выходом в Интернет, компьютер персональный, принтер, кондиционер
Помещения для консультирования	В-306/1, Кабинет сотрудников	кресло рабочее, рабочее место сотрудника, стеллаж, стул, шкаф для документов, вешалка для одежды, тумба, компьютерная сеть с выходом в Интернет, компьютер персональный, принтер
Помещения для хранения оборудования и учебного инвентаря	В-308/1, Кладовая	

БАЛЛЬНО-РЕЙТИНГОВАЯ СТРУКТУРА ДИСЦИПЛИНЫ

Микропроцессоры и ЭВМ в неразрушающем контроле

(название дисциплины)

6 семестр

Перечень контрольных мероприятий текущего контроля успеваемости по дисциплине:

- КМ-1 тест по теме "Организационная структура микроконтроллеров и периферийные модули" (Тестирование)
 КМ-2 тест по теме "Интерфейсы микроконтроллеров" (Тестирование)
 КМ-3 защита лабораторной работы №1 (Лабораторная работа)
 КМ-4 защита лабораторной работы №2 (Лабораторная работа)
 КМ-5 защита лабораторной работы №3 (Лабораторная работа)

Вид промежуточной аттестации – Зачет с оценкой.

Номер раздела	Раздел дисциплины	Индекс КМ:	КМ-1	КМ-2	КМ-3	КМ-4	КМ-5
		Неделя КМ:	4	8	10	12	14
1	Структура микроконтроллеров Периферийные модули микроконтроллеров						
1.1	Структура микроконтроллеров Периферийные модули микроконтроллеров		+	+			
2	Прием и передача информации в микропроцессорных системах						
2.1	Прием и передача информации в микропроцессорных системах				+		
3	Система команд 8-и разрядных RISC микроконтроллеров AVR						
3.1	Система команд 8-и разрядных RISC микроконтроллеров AVR					+	
4	Создание измерительных устройств и систем индикации на основе МК						
4.1	Создание измерительных устройств и систем индикации на основе МК						+
Вес КМ, %:			10	10	20	30	30

7 семестр

Перечень контрольных мероприятий текущего контроля успеваемости по дисциплине:

- КМ-6 Тест по теме "классификация и внутренняя структура ПЛИС" (Тестирование)
 КМ-7 защита лабораторной работы №2.1 (Лабораторная работа)
 КМ-8 защита лабораторной работы №2.2 (Лабораторная работа)
 КМ-9 защита лабораторной работы №2.3 (Лабораторная работа)

Вид промежуточной аттестации – Экзамен.

Номер	Раздел дисциплины	Индекс	КМ-	КМ-	КМ-	КМ-
-------	-------------------	--------	-----	-----	-----	-----

раздела		КМ:	6	7	8	9
		Неделя КМ:	4	8	12	14
1	Применение программируемых логических интегральных схем. Структура FPGA					
1.1	Применение программируемых логических интегральных схем. Структура FPGA			+	+	+
2	Особенности отдельных семейств ПЛИС					
2.1	Особенности отдельных семейств ПЛИС		+			
Вес КМ, %:			10	50	20	20