

Министерство науки и высшего образования РФ
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Национальный исследовательский университет «МЭИ»

Направление подготовки/специальность: 12.03.01 Приборостроение

Наименование образовательной программы: Компьютерная фотоника

Уровень образования: высшее образование - бакалавриат

Форма обучения: Заочная

Рабочая программа дисциплины
СХЕМОТЕХНИКА

Блок:	Блок 1 «Дисциплины (модули)»
Часть образовательной программы:	Обязательная
№ дисциплины по учебному плану:	Б1.О.04.02
Трудоемкость в зачетных единицах:	7 семестр - 5;
Часов (всего) по учебному плану:	180 часов
Лекции	7 семестр - 8 часов;
Практические занятия	7 семестр - 8 часов;
Лабораторные работы	не предусмотрено учебным планом
Консультации	7 семестр - 2 часа;
Самостоятельная работа	7 семестр - 160,2 часа;
в том числе на КП/КР	не предусмотрено учебным планом
Иная контактная работа	7 семестр - 1,5 часа;
включая:	
Лабораторная работа	
Промежуточная аттестация:	
Экзамен	7 семестр - 0,3 часа;

Москва 2025

ПРОГРАММУ СОСТАВИЛ:

Преподаватель

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Вишняков С.В.
	Идентификатор	R35b26072-VishniakovSV-02810d9

С.В. Вишняков

СОГЛАСОВАНО:

Руководитель
образовательной
программы

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Скорнякова Н.М.
	Идентификатор	R984920bc-SkorniakovaNM-67f74b6

Н.М.
Скорнякова

Заведующий выпускающей
кафедрой

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Скорнякова Н.М.
	Идентификатор	R984920bc-SkorniakovaNM-67f74b6

Н.М.
Скорнякова

1. ЦЕЛИ И ЗАДАЧИ ОСВОЕНИЯ ДИСЦИПЛИНЫ

Цель освоения дисциплины: освоение принципов действия, свойств и характеристик как элементарных электронных приборов (диодов, транзисторов, микросхем и т.п.), так и электронных устройств и средств, их использующих.

Задачи дисциплины

- ознакомить студентов с основами теории построения устройств и систем;
- изучение схемотехнического построения;
- изучение особенностей применения современных схем;
- изучение принципов построения функциональных узлов схем.

Формируемые у обучающегося **компетенции** и запланированные **результаты обучения** по дисциплине, соотнесенные с **индикаторами достижения компетенций**:

Код и наименование компетенции	Код и наименование индикатора достижения компетенции	Запланированные результаты обучения
ОПК-1 Способен применять естественнонаучные и общетехнические знания, методы математического анализа и моделирования в инженерной деятельности, связанной с проектированием и конструированием, технологиями производства приборов и комплексов широкого назначения	ИД-4 _{ОПК-1} Использует методы анализа и моделирования линейных и нелинейных цепей постоянного и переменного тока, цепей с распределенными параметрами, переходных процессов в электрических цепях	знать: - основы схемотехники. уметь: - проектировать схему ПЛИС.
ОПК-1 Способен применять естественнонаучные и общетехнические знания, методы математического анализа и моделирования в инженерной деятельности, связанной с проектированием и конструированием, технологиями производства приборов и комплексов широкого назначения	ИД-10 _{ОПК-1} Разрабатывает в соответствии с техническим заданием типовые приборы и отдельные блоки измерительных систем на схемотехническом и элементном уровне	знать: - алгоритмы проектирования схем.

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ ВО

Дисциплина относится к основной профессиональной образовательной программе Компьютерная фотоника (далее – ОПОП), направления подготовки 12.03.01 Приборостроение, уровень образования: высшее образование - бакалавриат.

Базируется на уровне среднего общего образования.

Результаты обучения, полученные при освоении дисциплины, необходимы при выполнении выпускной квалификационной работы.

3. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

3.1 Структура дисциплины

Общая трудоемкость дисциплины составляет 5 зачетных единиц, 180 часов.

№ п/п	Разделы/темы дисциплины/формы промежуточной аттестации	Всего часов на раздел	Семестр	Распределение трудоемкости раздела (в часах) по видам учебной работы										Содержание самостоятельной работы/ методические указания
				Контактная работа							СР			
				Лек	Лаб	Пр	Консультация		ИКР		ПА	Работа в семестре	Подготовка к аттестации /контроль	
КПР	ГК	ИККП	ТК											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
1	Комбинационные логические схемы	34.90	7	2	-	2	-	0.6	-	0.30	-	30	-	<u>Подготовка домашнего задания:</u> Подготовка домашнего задания направлена на отработку умений решения профессиональных задач. Домашнее задание выдается студентам по изученному в разделе "Комбинационные логические схемы" материалу. Дополнительно студенту необходимо изучить литературу и разобрать примеры выполнения подобных заданий. Проверка домашнего задания проводится по представленным письменным работам. <u>Подготовка к текущему контролю:</u> Повторение материала по разделу "Комбинационные логические схемы" <u>Изучение материалов литературных источников:</u> [1], п.2
1.1	Элементы КЛС	17.55		1	-	1	-	0.4	-	0.15	-	15	-	
1.2	Схемотехника КЛС	17.35		1	-	1	-	0.2	-	0.15	-	15	-	
2	Цифровые узлы	44.70		2	-	2	-	0.4	-	0.30	-	40	-	
2.1	Цифровые узлы комбинационного типа	17.35		1	-	1	-	0.2	-	0.15	-	15	-	<u>Подготовка к текущему контролю:</u> Повторение материала по разделу "Цифровые узлы" <u>Изучение материалов литературных источников:</u> [1], п.3
2.2	Цифровые узлы последовательного типа	27.35		1	-	1	-	0.2	-	0.15	-	25	-	
3	Проектирование схем	64.4		4	-	4	-	1.0	-	0.9	-	54.5	-	<u>Подготовка к текущему контролю:</u> Повторение материала по разделу "Проектирование схем" <u>Изучение материалов литературных</u>
3.1	Проектирование синхронных схем	17.3		1	-	1	-	0.2	-	0.1	-	15	-	
3.2	Программируемые	18.3		2	-	1	-	0.2	-	0.1	-	15	-	

	логические интегральные схемы (ПЛИС)													<u>источников:</u> [2], п.4
3.3	Арифметико- логические устройства	28.8		1	-	2	-	0.6	-	0.7	-	24.5	-	
	Экзамен	36.0		-	-	-	-	-	-	-	0.3	-	35.7	
	Всего за семестр	180.00		8	-	8	-	2.0	-	1.50	0.3	124.5	35.7	
	Итого за семестр	180.00		8	-	8	2.0	1.50	0.3	160.2				

Примечание: Лек – лекции; Лаб – лабораторные работы; Пр – практические занятия; КПр – аудиторные консультации по курсовым проектам/работам; ИККП – индивидуальные консультации по курсовым проектам/работам; ГК- групповые консультации по разделам дисциплины; СР – самостоятельная работа студента; ИКР – иная контактная работа; ТК – текущий контроль; ПА – промежуточная аттестация

3.2 Краткое содержание разделов

1. Комбинационные логические схемы

1.1. Элементы КЛС

Сигналы и их модели. Логические функции и логические элементы. Задержки распространения сигнала и динамические характеристики элементов. Основы схемотехники логических элементов, реализуемых по КМОП -технологии.

1.2. Схемотехника КЛС

Способы описаний логических схем. Проектирование комбинационных схем с использованием простейших логических элементов- логических вентилях.

2. Цифровые узлы

2.1. Цифровые узлы комбинационного типа

Дешифраторы. Шифратор и кодовый преобразователь. Кодовый преобразователь. Мультиплексор. Цифровой компаратор. Двоичный сумматор.

2.2. Цифровые узлы последовательного типа

Триггеры. Регистры. Счетчики.

3. Проектирование схем

3.1. Проектирование синхронных схем

Понятие синхронной схемы. Параллелизм и конвейеризация. Сеть распространения синхросигналов. Полезная и вспомогательная часть такта.

3.2. Программируемые логические интегральные схемы (ПЛИС)

Структуры первых ПЛИС. Схемотехника ПЛИС типа FPGA.

3.3. Арифметико-логические устройства

Функциональная схема АЛУ для сложения и вычитания чисел с фиксированной запятой. АЛУ для умножения чисел с фиксированной запятой. АЛУ для деления целых чисел. Микросхемы АЛУ.

3.3. Темы практических занятий

1. Проектирование последовательных схем;
2. Узлы схемотехники;
3. Проектирование схем ПЛИС;
4. Элементы схемотехники.

3.4. Темы лабораторных работ

не предусмотрено

3.5 Консультации

Групповые консультации по разделам дисциплины (ГК)

1. Обсуждение материалов по кейсам раздела "Комбинационные логические схемы"
2. Обсуждение материалов по кейсам раздела "Цифровые узлы"

3. Обсуждение материалов по кейсам раздела "Проектирование схем"

3.6 Тематика курсовых проектов/курсовых работ

Курсовой проект/ работа не предусмотрены

3.7. Соответствие разделов дисциплины и формируемых в них компетенций

Запланированные результаты обучения по дисциплине (в соответствии с разделом 1)	Коды индикаторов	Номер раздела дисциплины (в соответствии с п.3.1)			Оценочное средство (тип и наименование)
		1	2	3	
Знать:					
основы схемотехники	ИД-4 _{ОПК-1}	+			Лабораторная работа/Комбинационные логические схемы
алгоритмы проектирования схем	ИД-10 _{ОПК-1}		+		Лабораторная работа/Комбинационные функциональные узлы и устройства
Уметь:					
проектировать схему ПЛИС	ИД-4 _{ОПК-1}			+	Лабораторная работа/Комбинационные функциональные узлы и устройства Лабораторная работа/Проектирование схем

4. КОМПЕТЕНТНОСТНО-ОРИЕНТИРОВАННЫЕ ОЦЕНОЧНЫЕ СРЕДСТВА ДЛЯ КОНТРОЛЯ ОСВОЕНИЯ РЕЗУЛЬТАТОВ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ (ТЕКУЩИЙ КОНТРОЛЬ УСПЕВАЕМОСТИ, ПРОМЕЖУТОЧНАЯ АТТЕСТАЦИЯ ПО ДИСЦИПЛИНЕ)

4.1. Текущий контроль успеваемости

7 семестр

Форма реализации: Компьютерное задание

1. Комбинационные логические схемы (Лабораторная работа)
2. Комбинационные функциональные узлы и устройства (Лабораторная работа)

Форма реализации: Письменная работа

1. Проектирование схем (Лабораторная работа)

Балльно-рейтинговая структура дисциплины является приложением А.

4.2 Промежуточная аттестация по дисциплине

Экзамен (Семестр №7)

Оценка определяется в соответствии с Положением о балльно-рейтинговой системе для студентов НИУ «МЭИ» на основании семестровой и аттестационной составляющих.

В диплом выставляется оценка за 7 семестр.

Примечание: Оценочные материалы по дисциплине приведены в фонде оценочных материалов ОПОП.

5. УЧЕБНО-МЕТОДИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

5.1 Печатные и электронные издания:

1. А. В. Палий, А. В. Саенко, Е. Т. Замков- "Схемотехника электронных средств", Издательство: "Южный федеральный университет", Таганрог, 2016 - (95 с.)
<https://biblioclub.ru/index.php?page=book&id=493263>;
2. Адаменко, М. В. Ламповые УНЧ. Секреты схемотехники / М. В. Адаменко. – М. : ДМК Пресс, 2014. – 392 с. – ISBN 978-5-97060-012-2..

5.2 Лицензионное и свободно распространяемое программное обеспечение:

1. СДО "Прометей";
2. Office / Российский пакет офисных программ;
3. Windows / Операционная система семейства Linux;
4. Видеоконференции (Майнд, Сберджаз, ВК и др).

5.3 Интернет-ресурсы, включая профессиональные базы данных и информационно-справочные системы:

1. ЭБС Лань - <https://e.lanbook.com/>
2. ЭБС "Университетская библиотека онлайн" - http://biblioclub.ru/index.php?page=main_ub_red
3. Научная электронная библиотека - <https://elibrary.ru/>
4. База данных ВИНТИ online - <http://www.viniti.ru/>
5. Национальная электронная библиотека - <https://rusneb.ru/>
6. ЭБС "Консультант студента" - <http://www.studentlibrary.ru/>

7. Электронная библиотека МЭИ (ЭБ МЭИ) - <http://elib.mpei.ru/login.php>
8. Портал открытых данных Российской Федерации - <https://data.gov.ru>
9. База открытых данных Министерства труда и социальной защиты РФ - <https://rosmintrud.ru/opendata>
10. База открытых данных профессиональных стандартов Министерства труда и социальной защиты РФ - <http://profstandart.rosmintrud.ru/obshchiy-informatsionnyy-blok/natsionalnyy-reestr-professionalnykh-standartov/>
11. База открытых данных Министерства экономического развития РФ - <http://www.economy.gov.ru>
12. База открытых данных Росфинмониторинга - <http://www.fedsfm.ru/opendata>
13. Электронная открытая база данных "Polpred.com Обзор СМИ" - <https://www.polpred.com>
14. Информационно-справочная система «Кодекс/Техэксперт» - [Http://proinfosoft.ru/](Http://proinfosoft.ru;)
<http://docs.cntd.ru/>

6. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

Тип помещения	Номер аудитории, наименование	Оснащение
Учебные аудитории для проведения лекционных занятий и текущего контроля	Ж-417/6, Белая мультимедийная студия	стол компьютерный, доска интерактивная, компьютерная сеть с выходом в Интернет, мультимедийный проектор, компьютер персональный
	Ж-417/7, Световая черная студия	стул, компьютерная сеть с выходом в Интернет, микрофон, мультимедийный проектор, экран, оборудование специализированное, компьютер персональный
Учебные аудитории для проведения практических занятий, КР и КП	Ж-417/1, Компьютерный класс ИДДО	стол преподавателя, стол компьютерный, шкаф для документов, шкаф для одежды, стол письменный, компьютерная сеть с выходом в Интернет, доска маркерная передвижная, компьютер персональный, принтер, кондиционер, стенд информационный
Учебные аудитории для проведения промежуточной аттестации	Ж-417/1, Компьютерный класс ИДДО	стол преподавателя, стол компьютерный, шкаф для документов, шкаф для одежды, стол письменный, компьютерная сеть с выходом в Интернет, доска маркерная передвижная, компьютер персональный, принтер, кондиционер, стенд информационный
Помещения для самостоятельной работы	НТБ-303, Лекционная аудитория	стол компьютерный, стул, стол письменный, вешалка для одежды, компьютерная сеть с выходом в Интернет, компьютер персональный, принтер, кондиционер
Помещения для консультирования	Ж-2006, Конференц-зал ИДДО	стол, стул, компьютер персональный, кондиционер
Помещения для хранения оборудования и учебного инвентаря	Ж-417 /2а, Помещение для инвентаря	стеллаж для хранения инвентаря, экран, указка, архивные документы, дипломные и курсовые работы студентов, канцелярский принадлежности, спортивный инвентарь, хозяйственный инвентарь, запасные комплектующие для оборудования

БАЛЛЬНО-РЕЙТИНГОВАЯ СТРУКТУРА ДИСЦИПЛИНЫ

Схемотехника

(название дисциплины)

7 семестр

Перечень контрольных мероприятий текущего контроля успеваемости по дисциплине:

КМ-1 Комбинационные логические схемы (Лабораторная работа)

КМ-2 Комбинационные функциональные узлы и устройства (Лабораторная работа)

КМ-3 Проектирование схем (Лабораторная работа)

Вид промежуточной аттестации – Экзамен.

Номер раздела	Раздел дисциплины	Индекс КМ:	КМ-1	КМ-2	КМ-3
		Неделя КМ:	3	6	9
1	Комбинационные логические схемы				
1.1	Элементы КЛС		+		
1.2	Схемотехника КЛС		+		
2	Цифровые узлы				
2.1	Цифровые узлы комбинационного типа			+	
2.2	Цифровые узлы последовательного типа			+	
3	Проектирование схем				
3.1	Проектирование синхронных схем			+	+
3.2	Программируемые логические интегральные схемы (ПЛИС)			+	+
3.3	Арифметико-логические устройства			+	+
Вес КМ, %:			35	35	30