

**Министерство науки и высшего образования РФ**  
**Федеральное государственное бюджетное образовательное учреждение**  
**высшего образования**  
**«Национальный исследовательский университет «МЭИ»**

---

Направление подготовки/специальность: 11.05.01 Радиоэлектронные системы и комплексы

Наименование образовательной программы: Радиоэлектронные системы и комплексы

Уровень образования: высшее образование - специалитет

Форма обучения: Очная

**Рабочая программа дисциплины**  
**ЦИФРОВЫЕ УСТРОЙСТВА И ПРОГРАММИРУЕМЫЕ ЛОГИЧЕСКИЕ**  
**ИНТЕГРАЛЬНЫЕ СХЕМЫ**


<b>Блок:</b>	Блок 1 «Дисциплины (модули)»
<b>Часть образовательной программы:</b>	Часть, формируемая участниками образовательных отношений
<b>№ дисциплины по учебному плану:</b>	Б1.Ч.05
<b>Трудоемкость в зачетных единицах:</b>	6 семестр - 5;
<b>Часов (всего) по учебному плану:</b>	180 часов
<b>Лекции</b>	6 семестр - 28 часа;
<b>Практические занятия</b>	6 семестр - 14 часов;
<b>Лабораторные работы</b>	6 семестр - 24 часа;
<b>Консультации</b>	6 семестр - 2 часа;
<b>Самостоятельная работа</b>	6 семестр - 111,5 часов;
<b>в том числе на КП/КР</b>	не предусмотрено учебным планом
<b>Иная контактная работа</b>	проводится в рамках часов аудиторных занятий
<b>включая:</b> <b>Коллоквиум</b> <b>Контрольная работа</b>	
<b>Промежуточная аттестация:</b>	
<b>Экзамен</b>	6 семестр - 0,5 часа;

**Москва 2023**

## ПРОГРАММУ СОСТАВИЛ:

Преподаватель

(должность)

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Комаров А.А.
	Идентификатор	R8495daf1-KomarovAIA-eada3f0e

(подпись)


А.А. Комаров

(расшифровка  
подписи)

## СОГЛАСОВАНО:

Руководитель  
образовательной программы

(должность, ученая степень, ученое звание)

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Сизякова А.Ю.
	Идентификатор	R4eb30863-SiziakovaAY-83831ea7

(подпись)

А.Ю. Сизякова

(расшифровка  
подписи)

Заведующий выпускающей  
кафедры

(должность, ученая степень, ученое звание)

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Куликов Р.С.
	Идентификатор	R7ef0b374-KulikovRS-e851162c

(подпись)

Р.С. Куликов

(расшифровка  
подписи)

## 1. ЦЕЛИ И ЗАДАЧИ ОСВОЕНИЯ ДИСЦИПЛИНЫ

**Цель освоения дисциплины:** состоит в изучении методов синтеза, анализа и экспериментального исследования цифровых устройств радиотехнического применения

### Задачи дисциплины

- изучение основ теории синтеза цифровых устройств;
- овладение знаниями о функционировании и построении типовых узлов цифровых устройств и систем на современной элементной базе;
- обучение методике проектирования и экспериментального исследования цифровых, цифро-аналоговых и аналого-цифровых устройств;
- ознакомление с методами проектирования цифровых устройств на основе программируемых логических схем с помощью систем автоматизированного проектирования.

Формируемые у обучающегося **компетенции** и запланированные **результаты обучения** по дисциплине, соотнесенные с **индикаторами достижения компетенций**:

Код и наименование компетенции	Код и наименование индикатора достижения компетенции	Запланированные результаты обучения
ПК-1 Способен разрабатывать структурные и функциональные схемы подсистем радиоэлектронных систем и комплексов, в том числе с использованием математического моделирования алгоритмов формирования, передачи, приема и обработки радиосигналов	ИД-1 <sub>ПК-1</sub> Знает методы выполнения расчетов основных технических характеристик схем подсистем радиоэлектронных систем и комплексов	знать: - методы синтеза, анализа и отладки цифровых устройств.
ПК-1 Способен разрабатывать структурные и функциональные схемы подсистем радиоэлектронных систем и комплексов, в том числе с использованием математического моделирования алгоритмов формирования, передачи, приема и обработки радиосигналов	ИД-2 <sub>ПК-1</sub> Умеет использовать методы математических расчетов характеристик радиотехнических устройств, систем и процессов для анализа и оптимизации их параметров	знать: - основные термины, определения и понятия цифровой техники, схемотехнику элементной базы цифровых электронных устройств.  уметь: - выполнять расчет и проектирование деталей, узлов и устройств радиотехнических систем в соответствии с техническим заданием.
ПК-1 Способен разрабатывать структурные и функциональные схемы подсистем	ИД-3 <sub>ПК-1</sub> Знает методы построения структурных схем радиоэлектронного устройства или системы, реализующих требуемые	знать: - функционирование и построение типовых узлов цифровых устройств.

Код и наименование компетенции	Код и наименование индикатора достижения компетенции	Запланированные результаты обучения
радиоэлектронных систем и комплексов, в том числе с использованием математического моделирования алгоритмов формирования, передачи, приема и обработки радиосигналов	алгоритмы обработки	
ПК-3 Способен выполнять физическое моделирование процессов формирования, передачи, приема и обработки радиосигналов в подсистемах радиоэлектронных систем и комплексов	ИД-1 <sub>ПК-3</sub> Знает методы физического моделирования процессов формирования, передачи, приема и обработки радиосигналов и проведения экспериментальных исследований	<p>знать:</p> <ul style="list-style-type: none"> <li>- методы цифро-аналогового и аналого-цифрового преобразования сигналов.</li> </ul> <p>уметь:</p> <ul style="list-style-type: none"> <li>- получать обоснованные выводы из экспериментальных данных.</li> </ul>
ПК-3 Способен выполнять физическое моделирование процессов формирования, передачи, приема и обработки радиосигналов в подсистемах радиоэлектронных систем и комплексов	ИД-2 <sub>ПК-3</sub> Умеет выполнять физическое моделирование (проведение эксперимента), обрабатывать результаты эксперимента, оценивать погрешности экспериментальных данных	<p>уметь:</p> <ul style="list-style-type: none"> <li>- реализовать и отладить цифровые устройства;</li> <li>- осуществлять сбор и анализ исходных данных для расчета и проектирования цифровых узлов и устройств радиотехнических систем.</li> </ul>

## 2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ ВО

Дисциплина относится к основной профессиональной образовательной программе Радиоэлектронные системы и комплексы (далее – ОПОП), направления подготовки 11.05.01 Радиоэлектронные системы и комплексы, уровень образования: высшее образование - специалитет.

Базируется на уровне среднего общего образования.

Результаты обучения, полученные при освоении дисциплины, необходимы при выполнении выпускной квалификационной работы.

### 3. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

#### 3.1 Структура дисциплины

Общая трудоемкость дисциплины составляет 5 зачетных единиц, 180 часов.

№ п/п	Разделы/темы дисциплины/формы промежуточной аттестации	Всего часов на раздел	Семестр	Распределение трудоемкости раздела (в часах) по видам учебной работы										Содержание самостоятельной работы/ методические указания	
				Контактная работа							СР				
				Лек	Лаб	Пр	Консультация		ИКР		ПА	Работа в семестре	Подготовка к аттестации /контроль		
КПР	ГК	ИККП	ТК												
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	
1	Элементная база цифровых устройств	22	6	4	4	2	-	-	-	-	-	12	-	<b><u>Самостоятельное изучение теоретического материала:</u></b> [3], стр. 5-60 <b><u>Подготовка к лабораторной работе:</u></b> Подготовка к лабораторным работам № 1,2 <b><u>Изучение материалов литературных источников:</u></b> [3], стр. 5-60	
1.1	Элементная база цифровых устройств	22		4	4	2	-	-	-	-	-	12	-		
2	Основы теории синтеза цифровых устройств	14		4	-	-	-	-	-	-	-	-	10	-	<b><u>Самостоятельное изучение теоретического материала:</u></b> [1], стр. 5-43 <b><u>Изучение материалов литературных источников:</u></b> [1], стр. 5-43
2.1	Основы теории синтеза цифровых устройств	14		4	-	-	-	-	-	-	-	-	10	-	
3	Комбинационные цифровые устройства	18		2	4	2	-	-	-	-	-	-	10	-	<b><u>Самостоятельное изучение теоретического материала:</u></b> [1], стр. 48-69 <b><u>Подготовка к лабораторной работе:</u></b> Подготовка к лабораторной работе № 3 <b><u>Изучение материалов литературных источников:</u></b> [1], стр. 48-69
3.1	Комбинационные цифровые устройства	18		2	4	2	-	-	-	-	-	-	10	-	
4	Триггеры	18		2	4	2	-	-	-	-	-	-	10	-	<b><u>Подготовка к лабораторной работе:</u></b> Подготовка к лабораторной работе № 4 <b><u>Самостоятельное изучение теоретического материала:</u></b> [1], стр. 48-69 <b><u>Изучение материалов литературных источников:</u></b> [1], стр. 70-95
4.1	Триггеры	18		2	4	2	-	-	-	-	-	-	10	-	
5	Счетчики	20		4	4	2	-	-	-	-	-	-	10	-	<b><u>Самостоятельное изучение</u></b>

5.1	Счетчики	20	4	4	2	-	-	-	-	-	10	-	<b><u>теоретического материала:</u></b> [1], стр. 70-95 <b><u>Подготовка к лабораторной работе:</u></b> Подготовка к лабораторной работе № 5 <b><u>Изучение материалов литературных источников:</u></b> [1], стр. 96-119
6	Регистры и устройства на их основе	18	2	4	2	-	-	-	-	-	10	-	<b><u>Подготовка к лабораторной работе:</u></b> Подготовка к лабораторной работе № 6 <b><u>Самостоятельное изучение</u></b> <b><u>теоретического материала:</u></b> [1], стр. 120-142 <b><u>Изучение материалов литературных источников:</u></b> [1], стр. 120-142
6.1	Регистры и устройства на их основе	18	2	4	2	-	-	-	-	-	10	-	<b><u>теоретического материала:</u></b> [1], стр. 120-142 <b><u>Изучение материалов литературных источников:</u></b> [1], стр. 120-142
7	Преобразователи сигналов	20	4	4	2	-	-	-	-	-	10	-	<b><u>Подготовка к контрольной работе:</u></b> подготовка к контрольной работе «Проектирование цифровых устройств на ПЛИС»
7.1	Преобразователи сигналов	20	4	4	2	-	-	-	-	-	10	-	<b><u>Самостоятельное изучение</u></b> <b><u>теоретического материала:</u></b> [2], стр. 4-30 <b><u>Подготовка к лабораторной работе:</u></b> Подготовка к лабораторной работе № 8 <b><u>Самостоятельное изучение</u></b> <b><u>теоретического материала:</u></b> [6], стр. 52-83, 101-126 <b><u>Изучение материалов литературных источников:</u></b> [4], стр. 3-40
8	Программируемые логические интегральные схемы	14	6	-	2	-	-	-	-	-	6	-	<b><u>Подготовка к контрольной работе:</u></b> подготовка к контрольной работе «Проектирование цифровых устройств на ПЛИС»
8.1	Программируемые логические интегральные схемы	14	6	-	2	-	-	-	-	-	6	-	<b><u>Самостоятельное изучение</u></b> <b><u>теоретического материала:</u></b> [2], стр. 4-30 <b><u>Изучение материалов литературных источников:</u></b> [2], стр. 4-30
	Экзамен	36.0	-	-	-	-	2	-	-	0.5	-	33.5	
	<b>Всего за семестр</b>	<b>180.0</b>	<b>28</b>	<b>24</b>	<b>14</b>	<b>-</b>	<b>2</b>	<b>-</b>	<b>-</b>	<b>0.5</b>	<b>78</b>	<b>33.5</b>	

	Итого за семестр	180.0		28	24	14	2	-	0.5	111.5	
--	------------------	-------	--	----	----	----	---	---	-----	-------	--

**Примечание:** Лек – лекции; Лаб – лабораторные работы; Пр – практические занятия; КПр – аудиторные консультации по курсовым проектам/работам; ИККП – индивидуальные консультации по курсовым проектам/работам; ГК- групповые консультации по разделам дисциплины; СР – самостоятельная работа студента; ИКР – иная контактная работа; ТК – текущий контроль; ПА – промежуточная аттестация

## 3.2 Краткое содержание разделов

### 1. Элементная база цифровых устройств

#### 1.1. Элементная база цифровых устройств

Понятие о цифровых устройствах и методе их синтеза. Переключательные функции и логические элементы. Элементная база цифровых устройств. Цифровые интегральные схемы (ЦИС), основные статические и динамические характеристики и параметры. Понятие серии ЦИС, классификация, обозначения. Транзисторно-транзисторные логические (ТТЛ, ТТЛШ) элементы, быстродействующие эмиттерно-связанные (ЭСЛ) элементы, логические элементы на полевых транзисторах (КМОП элементы). Варианты схемных построений, функционирование, характеристики и параметры. Шинные драйверы. Схемы, функционирование, параметры, характеристики..

### 2. Основы теории синтеза цифровых устройств

#### 2.1. Основы теории синтеза цифровых устройств

Постановка задачи синтеза цифровых устройств (автоматов). Представление информации в цифровом виде. Системы счисления. Двоичная, восьмеричная и шестнадцатеричная системы счисления, переход от одной системы к другой. Основы алгебры логики и теории переключательных функций. Аксиомы, тождества и теоремы алгебры логики. Логические функции двух аргументов и двухвходовые логические элементы, минтермы и макстермы. Способы задания логических функций и переход от одной формы к другой. Функциональная полнота наборов функций и логических элементов. Минимизация логических функций. Методы Квайна и Вейча-Карно. Минимизация частично определенных функций. Совместная минимизация логических функций. Классификация цифровых устройств..

### 3. Комбинационные цифровые устройства

#### 3.1. Комбинационные цифровые устройства

Комбинационные цифровые устройства и их синтез в различных наборах логических элементов. Арифметические сумматоры, Прямой, обратный и дополнительный коды, их использование для алгебраического сложения. Цифровые умножители двоичных чисел. Шифраторы, дешифраторы, кодопреобразователи, мультиплексоры, демультимплексоры. Цифровые компараторы..

### 4. Триггеры

#### 4.1. Триггеры

Последовательностные цифровые устройства. Асинхронные и синхронные цифровые автоматы и особенности их синтеза. Триггеры. Классификация триггеров, параметры быстродействия. Асинхронные и синхронные триггеры с установочными входами и потенциальным управлением. Синтез, анализ функционирования и быстродействия. Триггеры задержки, счетные и универсальные триггеры с динамическим управлением, особенности построения и функционирования. Взаимозаменяемость различных триггеров..

### 5. Счетчики

#### 5.1. Счетчики

Счетчики и их классификация по модулю счета, коду, способу переключения разрядов, арифметической операции. Синхронные и асинхронные счетчики, синтез и анализ функционирования, оценка быстродействия. Особенности схемного построения,



функционирования и применения универсальных счетчиков в интегральном исполнении. Нарращивание разрядности счетчиков..

## 6. Регистры и устройства на их основе

### 6.1. Регистры и устройства на их основе

Регистры и их классификация по способу ввода-вывода информации. Регистры памяти и сдвигающие регистры. Универсальные регистры ЦИС. Радиотехнические устройства, реализуемые на основе регистров: распределители импульсов, кольцевые счетчики, генераторы кодовых последовательностей. Синтез и анализ устройств на ЦИС..

## 7. Преобразователи сигналов

### 7.1. Преобразователи сигналов

Цифроаналоговые преобразователи (ЦАП), принцип действия, основные параметры. Функциональные цифроаналоговые преобразователи. Аналого-цифровые преобразователи (АЦП), классификация по методу преобразования. Параллельный АЦП. Конвейерный АЦП, дельта-сигма АЦП..

## 8. Программируемые логические интегральные схемы

### 8.1. Программируемые логические интегральные схемы

Программируемые логические интегральные схемы (ПЛИС). Упрощенная структурная схема ПЛИС, ее основные узлы, программирование, функционирование. ПЛИС семейств CPLD и FPGA. Архитектура, основные узлы. Конфигурируемые логические блоки, конфигурируемые блоки памяти, блоки DSP и PLL и блоки ввода-вывода. Системы автоматизированного проектирования (САПР) ПЛИС. Основные операции САПР, выполняемые при проектировании цифровых устройств на ПЛИС..

## **3.3. Темы практических занятий**

1. Анализ характеристик цифровых интегральных схем;
2. Минимизация и синтез цифровых устройств. Комбинационные устройства широкого применения;
3. Синтез и анализ схем триггеров;
4. Анализ и синтез синхронных и асинхронных счетчиков;
5. Анализ комбинированных регистров. Синтез и анализ устройств на основе регистров сдвига;
6. Анализ схем цифроаналоговых преобразователей. Анализ схем аналого-цифровых преобразователей.;
7. Программирование простейшей ПЛИС;
8. Разновидности схемных построений логических элементов.

## **3.4. Темы лабораторных работ**

1. Синтез и исследование счетчиков;
2. Исследование цифроаналоговых преобразователей;
3. Синтез и исследование устройств на основе регистров;
4. Синтез и исследование комбинационных цифровых устройств;
5. Синтез и исследование триггеров;
6. Исследование логических элементов цифровых интегральных схем;

7. Методы и средства исследования характеристик цифровых интегральных схем.

### **3.5 Консультации**

### **3.6 Тематика курсовых проектов/курсовых работ**

Курсовой проект/ работа не предусмотрены

### 3.7. Соответствие разделов дисциплины и формируемых в них компетенций

Запланированные результаты обучения по дисциплине (в соответствии с разделом 1)	Коды индикаторов	Номер раздела дисциплины (в соответствии с п.3.1)								Оценочное средство (тип и наименование)	
		1	2	3	4	5	6	7	8		
<b>Знать:</b>											
методы синтеза, анализа и отладки цифровых устройств	ИД-1ПК-1		+	+							Коллоквиум/Защита лабораторной работы №3
основные термины, определения и понятия цифровой техники, схемотехнику элементной базы цифровых электронных устройств	ИД-2ПК-1	+									Коллоквиум/Защита лабораторной работы №2
функционирование и построение типовых узлов цифровых устройств	ИД-3ПК-1				+						Коллоквиум/Защита лабораторной работы №4
методы цифро-аналогового и аналого-цифрового преобразования сигналов	ИД-1ПК-3								+		Коллоквиум/Защита лабораторной работы №7
<b>Уметь:</b>											
выполнять расчет и проектирование деталей, узлов и устройств радиотехнических систем в соответствии с техническим заданием	ИД-2ПК-1					+					Коллоквиум/Защита лабораторной работы №5
получать обоснованные выводы из экспериментальных данных	ИД-1ПК-3	+									Коллоквиум/Защита лабораторной работы №1
осуществлять сбор и анализ исходных данных для расчета и проектирования цифровых узлов и устройств радиотехнических систем	ИД-2ПК-3								+		Контрольная работа/Контрольная работа «Проектирование цифровых устройств на ПЛИС»
реализовать и отладить цифровые устройства	ИД-2ПК-3							+			Коллоквиум/Защита лабораторной работы №6

## **4. КОМПЕТЕНТНОСТНО-ОРИЕНТИРОВАННЫЕ ОЦЕНОЧНЫЕ СРЕДСТВА ДЛЯ КОНТРОЛЯ ОСВОЕНИЯ РЕЗУЛЬТАТОВ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ (ТЕКУЩИЙ КОНТРОЛЬ УСПЕВАЕМОСТИ, ПРОМЕЖУТОЧНАЯ АТТЕСТАЦИЯ ПО ДИСЦИПЛИНЕ)**

### **4.1. Текущий контроль успеваемости**

**6 семестр**

Форма реализации: Письменная работа

1. Контрольная работа «Проектирование цифровых устройств на ПЛИС» (Контрольная работа)

Форма реализации: Устная форма

1. Защита лабораторной работы №1 (Коллоквиум)
2. Защита лабораторной работы №2 (Коллоквиум)
3. Защита лабораторной работы №3 (Коллоквиум)
4. Защита лабораторной работы №4 (Коллоквиум)
5. Защита лабораторной работы №5 (Коллоквиум)
6. Защита лабораторной работы №6 (Коллоквиум)
7. Защита лабораторной работы №7 (Коллоквиум)

Балльно-рейтинговая структура дисциплины является приложением А.

### **4.2 Промежуточная аттестация по дисциплине**

*Экзамен (Семестр №6)*

Оценка определяется в соответствии с Положением о балльно-рейтинговой системе для студентов НИУ «МЭИ» на основании семестровой и аттестационной составляющих.

В диплом выставляется оценка за 6 семестр.

**Примечание:** Оценочные материалы по дисциплине приведены в фонде оценочных материалов ОПОП.

## **5. УЧЕБНО-МЕТОДИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ**

### **5.1 Печатные и электронные издания:**

1. Матюшин, О. Т. Цифровые устройства и subsystemы : учебное пособие по курсу "Цифровая устройства и микропроцессоры" по направлению "Радиотехника" / О. Т. Матюшин, Моск. энерг. ин-т (МЭИ ТУ) . – М. : Издательский дом МЭИ, 2009 . – 144 с. - ISBN 978-5-383-00435-7 .  
[http://elibr.mpei.ru/action.php?kt\\_path\\_info=ktcore.SecViewPlugin.actions.document&fDocumentId=767](http://elibr.mpei.ru/action.php?kt_path_info=ktcore.SecViewPlugin.actions.document&fDocumentId=767);
2. Матюшин, О. Т. Архитектура и функционирование ПЛИС : Учебное пособие по курсам "Цифровые устройства и микропроцессоры", "Методы и устройства цифровой обработки сигналов", по направлению "Радиотехника" / О. Т. Матюшин ; Ред. А. И. Баскаков ; Моск. энерг. ин-т (МЭИ ТУ) . – М. : Изд-во МЭИ, 2003 . – 32 с. - ISBN 5-7046-0901-5 .;
3. Нарышкин, А. К. Логические элементы цифровых устройств : Учебное пособие по курсу "Цифровые устройства и микропроцессоры" по направлению "Радиотехника" / А. К. Нарышкин, Моск. энерг. ин-т (МЭИ ТУ) . – М. : Изд-во МЭИ, 2004 . – 64 с. - ISBN 5-7046-1056-0 .;

4. Красовский А. Б., Соболев В. А. - "Аналого-цифровой и цифроаналоговый преобразователи", Издательство: "МГТУ им. Н.Э. Баумана", Москва, 2013 - (44 с.)  
[http://e.lanbook.com/books/element.php?pl1\\_id=52084](http://e.lanbook.com/books/element.php?pl1_id=52084).

### 5.2 Лицензионное и свободно распространяемое программное обеспечение:

1. СДО "Прометей";
2. Office / Российский пакет офисных программ;
3. Windows / Операционная система семейства Linux;
4. Майнд Видеоконференции;
5. Quartus;
6. GNU Octave.

### 5.3 Интернет-ресурсы, включая профессиональные базы данных и информационно-справочные системы:

1. ЭБС Лань - <https://e.lanbook.com/>
2. ЭБС "Университетская библиотека онлайн" - [http://biblioclub.ru/index.php?page=main\\_ub\\_red](http://biblioclub.ru/index.php?page=main_ub_red)
3. Научная электронная библиотека - <https://elibrary.ru/>
4. База данных ВИНТИ online - <http://www.viniti.ru/>
5. База данных журналов издательства Elsevier - <https://www.sciencedirect.com/>
6. Электронные ресурсы издательства Springer - <https://link.springer.com/>
7. База данных Web of Science - <http://webofscience.com/>
8. База данных Scopus - <http://www.scopus.com>
9. Национальная электронная библиотека - <https://rusneb.ru/>
10. ЭБС "Консультант студента" - <http://www.studentlibrary.ru/>
11. Электронная библиотека МЭИ (ЭБ МЭИ) - <http://elib.mpei.ru/login.php>

## 6. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

Тип помещения	Номер аудитории, наименование	Оснащение
Учебные аудитории для проведения лекционных занятий и текущего контроля	Ж-120, Машинный зал ИВЦ	сервер, кондиционер
	А-400, Учебная аудитория "А"	парта, стул, доска меловая, экран интерактивный, колонки звуковые, мультимедийный проектор, доска маркерная, компьютер персональный
Учебные аудитории для проведения практических занятий, КР и КП	Е-801/3, Учебная лаборатория цифровых устройств	стол, стул, шкаф для хранения инвентаря, вешалка для одежды, лабораторный стенд
	Ж-120, Машинный зал ИВЦ	сервер, кондиционер
Учебные аудитории для проведения лабораторных занятий	Е-801/3, Учебная лаборатория цифровых устройств	стол, стул, шкаф для хранения инвентаря, вешалка для одежды, лабораторный стенд
Учебные аудитории для проведения промежуточной аттестации	Е-801/3, Учебная лаборатория цифровых устройств	стол, стул, шкаф для хранения инвентаря, вешалка для одежды, лабораторный стенд
Помещения для	НТБ-303,	стол компьютерный, стул, стол

самостоятельной работы	Компьютерный читальный зал	письменный, вешалка для одежды, компьютерная сеть с выходом в Интернет, компьютер персональный, принтер, кондиционер
Помещения для консультирования	Е-801/10, Кабинет сотрудников каф. "РТП"	кресло рабочее, стул, шкаф для документов, шкаф для одежды, стол письменный, компьютерная сеть с выходом в Интернет, многофункциональный центр, компьютер персональный, принтер
Помещения для хранения оборудования и учебного инвентаря	Е-802/4, Склад инвентаря и оборудования	стеллаж, стол, стул, шкаф, шкаф для документов, сервер

## БАЛЛЬНО-РЕЙТИНГОВАЯ СТРУКТУРА ДИСЦИПЛИНЫ

### Цифровые устройства и программируемые логические интегральные схемы

(название дисциплины)

#### 6 семестр

#### Перечень контрольных мероприятий текущего контроля успеваемости по дисциплине:

- КМ-1 Защита лабораторной работы №1 (Коллоквиум)
- КМ-2 Защита лабораторной работы №2 (Коллоквиум)
- КМ-3 Защита лабораторной работы №3 (Коллоквиум)
- КМ-4 Защита лабораторной работы №4 (Коллоквиум)
- КМ-5 Защита лабораторной работы №5 (Коллоквиум)
- КМ-6 Защита лабораторной работы №6 (Коллоквиум)
- КМ-7 Защита лабораторной работы №7 (Коллоквиум)
- КМ-8 Контрольная работа «Проектирование цифровых устройств на ПЛИС» (Контрольная работа)

#### Вид промежуточной аттестации – Экзамен.

Номер раздела	Раздел дисциплины	Индекс КМ:	КМ-1	КМ-2	КМ-3	КМ-4	КМ-5	КМ-6	КМ-7	КМ-8
		Неделя КМ:	2	4	6	8	10	12	14	14
1	Элементная база цифровых устройств									
1.1	Элементная база цифровых устройств		+	+						
2	Основы теории синтеза цифровых устройств									
2.1	Основы теории синтеза цифровых устройств				+					
3	Комбинационные цифровые устройства									
3.1	Комбинационные цифровые устройства				+					
4	Триггеры									
4.1	Триггеры					+				
5	Счетчики									
5.1	Счетчики						+			
6	Регистры и устройства на их основе									
6.1	Регистры и устройства на их основе							+		

7	Преобразователи сигналов								
7.1	Преобразователи сигналов							+	
8	Программируемые логические интегральные схемы								
8.1	Программируемые логические интегральные схемы								+
Вес КМ, %:		9	13	13	13	13	13	13	13