



Министерство науки
и высшего образования РФ
ФГБОУ ВО «НИУ «МЭИ»
Институт дистанционного
и дополнительного образования



**ПРАКТИЧЕСКАЯ ПОДГОТОВКА В СТРУКТУРЕ ДОПОЛНИТЕЛЬНОЙ
ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ**

повышения квалификации

*«Встраиваемые микропроцессорные системы на базе отечественных
микроконтроллеров семейства 1986»,*

Тематика практической подготовки

1. Ядро ARM Cortex-M3. Микроконтроллер K1986BE92Q1
2. Регистровая модель и подсистема памяти микроконтроллера K1986BE92Q1,
блок защиты памяти
3. Подсистема питания, тактирование микроконтроллера 1986BE9x, PLL
4. Подсистема ввода-вывода и прерываний
5. Архитектура программного обеспечения
6. Последовательный интерфейс UART. Контроллер UART. Обмен информацией
по интерфейсу RS-232. Последовательные интерфейсы SSP, I2C
7. Периферийные модули: CAN, USB, Ethernet, SDIO
8. Периферийные модули: Timer, DMA, ADC, DAC

Места практической подготовки

1. НИУ "МЭИ"

Виды применяемых технологий обучения

1. Лабораторная работа
2. Лабораторная работа
3. Лабораторная работа
4. Лабораторная работа
5. Лабораторная работа
6. Лабораторная работа
7. Лабораторная работа
8. Лабораторная работа

Руководитель ПЭ

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Асташев М.Г.
	Идентификатор	R7a29e524-AstashevMG-05831867

М.Г.
Асташев

Начальник ОДПО

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Крохин А.Г.
	Идентификатор	R6d4610d5-KrokhinAG-aa301f84

А.Г.
Крохин

