



Министерство науки  
и высшего образования РФ  
ФГБОУ ВО «НИУ «МЭИ»  
Институт дистанционного  
и дополнительного образования



## УЧЕБНЫЙ ПЛАН

*дополнительной образовательной программы повышения квалификации  
«Язык программирования Verilog»,*

**Направление подготовки: 11.04.04 Электроника и наноэлектроника**  
**Категория слушателей: для разработчиков аналоговой электроники,**  
**которые хотят освоить методику работы с цифровой электроникой.**

**Общая трудоемкость программы: 72 ак. ч.**

**Форма обучения: очная**

**Выдаваемый документ: удостоверение о повышении квалификации**

№	Наименование дисциплин (модулей)	всего	Контактная работа, ак. ч					Самостоятельная работа, ак. ч	Стажировка, ак. ч	Форма аттестации		
			всего	аудиторные занятия	электронное обучение	обучение с ДОТ	контроль			текущий контроль (тест, опрос и пр.)	промежуточная аттестация (зачет, экзамен, защита отчета о стажировке)	итоговая аттестация (итоговый зачет, итоговый экзамен, доклад по результатам стажировки, итоговый аттестационный экзамен, итоговая аттестационная работа)
1	2	3	4	5	6	7	8	9	11	12	13	14
1	Язык программирования Verilog	72	72	72								Итоговый зачет
	<b>ИТОГО:</b>	<b>72</b>	<b>72</b>	<b>72</b>	<b>0</b>	<b>0</b>	<b>0</b>	<b>0</b>	<b>0</b>			