



Министерство науки
и высшего образования РФ
ФГБОУ ВО «НИУ «МЭИ»
Институт дистанционного
и дополнительного образования



**ПРАКТИЧЕСКАЯ ПОДГОТОВКА В СТРУКТУРЕ ДОПОЛНИТЕЛЬНОЙ
ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ**

*повышения квалификации
«Язык программирования Verilog»,*

Тематика практической подготовки

1. Однопортовая память
2. Конечные автоматы
3. Регистры и счётчики
4. Сумматоры
5. Шифраторы и дешифраторы. Преобразователи кодов
6. Мультиплексоры и демультимплексоры
7. Комбинационная и последовательностная логики
8. Основы языка Verilog. Задача синтеза комбинационных и последовательностных логических схем и основные этапы её решения
9. Концепции проектирования цифровых интегральных схем

Места практической подготовки

Не предусмотрено

Виды применяемых технологий обучения

1. Программирование (код)