



Министерство науки
и высшего образования РФ
ФГБОУ ВО «НИУ «МЭИ»
Институт дистанционного
и дополнительного образования



**АННОТАЦИИ РАБОЧИХ ПРОГРАММ ДИСЦИПЛИН (МОДУЛЕЙ)
ДОПОЛНИТЕЛЬНОЙ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ**

повышения квалификации

*«Встраиваемые микропроцессорные системы на базе отечественных
микроконтроллеров»,*

Раздел(предмет) *Техника программирования микроконтроллеров на языках
высокого уровня*

Наименование дисциплин (модулей)	Содержание дисциплин (модулей)	Форма ТК	Количество часов
<i>Структура программы на языке СИ. Технология работы с интегрированной средой разработки. Технология получения программного кода. Типы и структуры данных и их основные атрибуты.</i>	Изучается среда разработки для программирования микроконтроллеров на языке СИ и обучение технологии получения программного кода	<i>Нет</i>	8
<i>Внешние и внутренние классы хранения. Инициализация объектов данных. Определение констант. Производные типы</i>	Изучаются простые и сложные типы данных с учетом их класса хранения	<i>Нет</i>	

Наименование дисциплин (модулей)	Содержание дисциплин (модулей)	Форма ТК	Количество часов
данных: массив, структура, битовое поле, объединение. Выражение и операции в языке СИ.			
Основные операторы языка СИ. Операторы ветвления программы. Определение функций, передача параметров и результатов. Понятие стека и размещение в области памяти.	Рассматриваются основные операторы для реализации алгоритмов ветвления и использование функций	<i>Нет</i>	
Понятие указателя. Доступ к конкретной ячейке памяти через указатель.	Изучается обращение к переменной по адресу в памяти с применением указателя	<i>Нет</i>	

Раздел(предмет) **Стандартные периферийные модули микроконтроллеров и особенности работы с ними**

Наименование дисциплин (модулей)	Содержание дисциплин (модулей)	Форма ТК	Количество часов
Этапы разработки специализированных микропроцес	Изучается средства разработки и отладки программного кода на аппаратной платформе	<i>Нет</i>	8

Наименование дисциплин (модулей)	Содержание дисциплин (модулей)	Форма ТК	Количество часов
<p><i>сорных систем. Средства разработки и отладки программно о обеспечения, интегрированная среда разработки IDE. Состав и назначение отдельных программ из программно о пакета класса «интегрированная среда разработки и отладки программно о обеспечения для микропроцессорных систем» Кросс-системы и резидентные системы разработки и отладки программно о обеспечения. Цикл разработки специализированного программно о обеспечения, типы</i></p>			

Наименование дисциплин (модулей)	Содержание дисциплин (модулей)	Форма ТК	Количество часов
<p><i>файлов в составе IDE и их назначение. Две стратегии разработки микропроцессорных систем: программирование и отладка в системе или использование готовых аппаратных прототипов . Типовые средства аппаратных прототипов .</i></p>			
<p><i>Модуль внутрисхемной отладки в составе МК. Режим программирования и отладки МК в системе. Модуль неразрушающей внутрисхемной отладки в составе МК. Техническая реализация модуля в составе 8-разрядного МК и в составе 32-разрядных</i></p>	<p>Интерфейс отладки JTAG и SW и сопряжение их с персональным компьютером</p>	<p><i>Нет</i></p>	

Наименование дисциплин (модулей)	Содержание дисциплин (модулей)	Форма ТК	Количество часов
<p><i>МК. Однопроводный интерфейс отладки. Интерфейс отладки и программирования JTAG. Принцип пограничного тестирования. Сопряжение интерфейсов в отладки МК с персональным компьютером.</i></p>			

Раздел(предмет) *Специализированные периферийные модули микроконтроллеров и особенности работы с ними*

Наименование дисциплин (модулей)	Содержание дисциплин (модулей)	Форма ТК	Количество часов
<p><i>Модуль контроллера прерываний и прямого доступа к памяти. Модуль таймера общего назначения. Модуль CAN. Применение модуля для организации обмена</i></p>	<p>Изучаются периферийные модули: контроллер ПДП, модуль таймера, модуль АЦП, модуль CAN</p>	<i>Нет</i>	<i>14</i>


Наименование дисциплин (модулей)	Содержание дисциплин (модулей)	Форма ТК	Количество часов
<i>командами и данными. Модуль АЦП и ЦАП.</i>			
<i>Понятие о программно настраиваемой периферии, регистры специальных функций (регистры управления). Регистры обслуживания двунаправленных портов. Специальные функции портов: подключение подтягивающих регистров, управление скоростью переключения линий портов, управление нагрузочной способностью портов. Инициализация микропроцессорной системы.</i>	Инициализация микропроцессорной системы и настройка портов ввода/вывода	<i>Нет</i>	
<i>Консультации</i>	Подготовка к зачету	<i>Нет</i>	

**Руководитель ИЦ
ЭБМ**

(должность, ученая степень,
ученое звание)

Начальник ОДПО


(должность, ученая степень,
ученое звание)

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Осипов С.К.
	Идентификатор	R06dc7f87-OsipovSK-e84c9a91

(подпись)

С.К. Осипов

(расшифровка
подписи)

	Подписано электронной подписью ФГБОУ ВО «НИУ «МЭИ»	
	Сведения о владельце ЦЭП МЭИ	
	Владелец	Крохин А.Г.
	Идентификатор	R6d4610d5-KrokhinAG-aa301f84

(подпись)

А.Г. Крохин

(расшифровка
подписи)