



Министерство науки
и высшего образования РФ
ФГБОУ ВО «НИУ «МЭИ»
Институт дистанционного
и дополнительного образования



**ОЦЕНОЧНЫЕ И МЕТОДИЧЕСКИЕ МАТЕРИАЛЫ ДЛЯ КОНТРОЛЯ
ОСВОЕНИЯ РЕЗУЛЬТАТОВ ОБУЧЕНИЯ
ДОПОЛНИТЕЛЬНОЙ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ**
повышения квалификации
«Язык программирования Verilog»,

Текущий контроль

Текущий контроль проводится в соответствии с характеристиками контрольных заданий и представлен в табл. 1.

Таблица 1

Характеристика заданий текущего контроля

Наименование дисциплины (модуля)	Форма контроля/ наименование контрольной точки	Пример задания	Критерии оценки

Промежуточная аттестация

Промежуточная аттестация по программе проводится в форме зачета, экзамена или отчета о стажировке в соответствии с учебным планом. Характеристика заданий представлена в табл. 2.

Таблица 2

Характеристика заданий промежуточной аттестации

Наименование дисциплины (модуля)	Пример задания	Критерии оценки

Итоговая аттестация

Итоговая аттестация по программе проводится в форме *итогового зачета*. Характеристика заданий представлена в табл. 3.

Таблица 3

Характеристика заданий итоговой аттестации

Вид контроля	Краткая характеристика задания	Критерии оценки
Язык программирования Verilog	Выполнить на базе ПЛИС цифровое устройство: компаратор двух чисел с	<i>Оценка:</i> зачтено <i>Описание характеристики выполнения знания:</i> Устройство

	произвольным знаком с выводом большего.	выводит на семисегментный индикатор требуемый по заданию результат.
--	---	---

Независимая оценка качества обучения

Независимая оценка качества обучения предполагает внутренний аудит программ ДПО и анкетирование слушателей и/или работодателей по вопросам удовлетворенности процессом и результатами обучения.

Учебно-методическое и информационное обеспечение

а) литература НТБ МЭИ:

1. Угрюмов, Е. П. Цифровая схемотехника : учебное пособие для студентов направлений 654600 и 552800 "Информатика и вычислительная техника" специальность 220100 "Вычислительные машины, комплексы, системы и сети" / Е. П. Угрюмов . – СПб. : БХВ-Петербург, 2001 . – 528 с. - ISBN 5-8206-0100-9 .

2. Харрис, Дэвид М. Цифровая схемотехника и архитектура компьютера = Digital Design and Computer Architecture : [цветное издание] : пер. с англ. / Дэвид М. Харрис, Сара Л. Харрис . – 2-е изд., испр . – Москва : ДМК Пресс, 2018 . – 792 с. - ISBN 978-5-97060-570-7 .

б) литература ЭБС и БД:

1. Романов А. Ю., Панчул Ю. В.- "Цифровой синтез. Практический курс", Издательство: "ДМК Пресс", Москва, 2020 - (556 с.)
<https://e.lanbook.com/book/179492>.

в) используемые ЭБС: