



Министерство науки  
и высшего образования РФ  
ФГБОУ ВО «НИУ «МЭИ»  
Институт дистанционного  
и дополнительного образования



### КАЛЕНДАРНЫЙ УЧЕБНЫЙ ГРАФИК

*дополнительной образовательной программы повышения квалификации  
«Язык программирования Verilog»,*

**Направление подготовки: 11.04.04 Электроника и наноэлектроника**

**Категория слушателей: для разработчиков аналоговой электроники,  
которые хотят освоить методику работы с цифровой электроникой.**

**Общая трудоемкость программы: 72 ак. ч.**

**Форма обучения: очная**

Наименование дисциплин (модулей)	Дни
	1
Язык программирования Verilog	Общие часы по разделу 72/72,0
Язык программирования Verilog	72,0